

## **Vorstellung Projekt Fault Injection für Embedded Systems, Boards und IC/SOC, Abstract**

*Michael Rieck, Viconnis GmbH*

Partner: Noch offen

Thema: Optimierung beim Test von Eingebetteten Systemen

Ziel: Skalierbare Methoden und parallele Testausführung bei der Fehleranalyse und Fehlerprophylaxe für das SW/HW Testen.

Verbindung von Entwicklungs- und Testdomain über den

Gesamtlebenszyklus für schnellere und verlässlichere tiefe Testaussagen.

Test Driven Development durch kooperative Gemeinschaftsleistung zur Optimierung der Total Test Coverage

Nutzen: Risikominimierung, Zeit- und Kostenersparnis durch vernetzte Testinfrastruktur für einen früheren "Time to Market"